

# HCC0P HCC1P

2025 3

20 HCC0P-1200-D4(Q0P) HCC1P-1300-D4(Q1P)



- Q0P Q1P
- 1 Q0-1100 Q1-1200, 1.5
- 2 Q1P Q1
- 3 Q0P Q0 16 16 8
- 4 Q0P Q1P 1 Ethercat
- 5
- 6 HCCX-D4
- 7 BD 1 TYPE-C 2 485 1 SD



HCC0P-1200-D4



HCC1P-1300-D4

| 型号       | HCQ0P-1200-D4  | HCQ1P-1300-D4          |
|----------|--|------------------------|
| 处理器      | ARM  |                        |
| 程序容量     | 128M   |                        |
| 用户数据容量   | 128M   |                        |
| 掉电保持容量   | 1M   |                        |
| 最小扫描周期   | 1ms  | 1ms                    |
| 带轴能力     | EtherCAT 8轴<br>脉冲: 8轴  | EtherCAT 15轴<br>脉冲: 8轴 |
| EtherCAT | 主站*1   |                        |
| 以太网接口    | 2路百兆交换式以太网口: 支持下载监控协议、Modbus TCP/IP 服务器端、OPC UA 服务器、EtherNet/IP Scanner 和 Adapter/Socket/http/ |                        |
| 本体IO     | 16点高速输入; 16点高速输出   |                        |
| 串口       | 2*RS485: 支持Modbus RTU 主站   |                        |
| 扩展模块     | QBUS 输出 16W, 带载模块数量需根据 HCQX 模块实际消耗功率计算   |                        |
| BD卡      | A/B 两个卡槽: 支持 CAN/485/232/RTC 等   |                        |
| USB接口    | 1*Type-C   |                        |
| SD卡接口    | 1路: 支持 FAT32/exFAT, 最大支持 128G  |                        |
| 供电方式     | DC 24V   |                        |

1  
2

13206901083

